

2019-2020学年秋季学期

数字电路
Digital Circuits

授课团队：宋威
助 教：王鹏

数字电路是数字系统的基石。

数字集成电路、计算机组成原理和计算机体系结构的前修课程。
前修课程：离散数学（数理逻辑）、模拟电路（晶体管特性）

这门课将介绍

- **逻辑代数基础**
- **CMOS电路基础**
- **组合逻辑和时序逻辑设计**
- **可编程逻辑电路和随机存储器的基本内部构造**
- **同时借助现有的开源EDA工具，
学习使用Verilog设计数字电路的基本技能。**

**意图：为微机原理、体系结构等必修课介绍数字电路背景
为集成电路设计（选修）打基础 + EDA设计**

○ 阎石, 王红. 数字电子技术基础(第6版)[M]. 北京: 高等教育出版社, 2016.4 (ISBN 9787040444933)

○ 补充参考文献:

- [1] Michael D. Ciletti 著, 李广军, 林水生, 阎波, 等译. Verilog HDL高级数字设计 (第二版) [M]. 北京: 电子工业出版社, 2014.2
- [2] IEEE 1364-2005: IEEE Standard for Verilog Hardware Description Language[S]. 纽约: IEEE, 2006.4
- [3] Stephen Williams. Icarus Verilog[OL].
<http://iverilog.icarus.com/>

- 平时成绩 20%
- 期中考试 20%
- 期末考试 60%

- 考试主要内容：
 - 基本概念 (选择)
 - 组合逻辑化简 (选择、填空)
 - 时序逻辑 (状态机) 设计 (大题)
 - Verilog HDL的简单编程 (大题)

○课程授课为主

- 42~46课时

- 主讲老师授课

○习题课、软件实验

- 14~18课时

- 主讲老师或者助教组织

- 软件实验课建议同学自带笔记本

- 使用开源免费软件：Git-Bash, iVerilog, GTKWave

- 今年为第一年，习题课和软件实验课不按课表安排
由授课老师提前通知！**

○作业方式

- 大部分为课后习题，助教批改

- 小部分随堂习题，兼作考勤

○主讲教师：宋威

宋威，男，中国科学院信息工程研究所副研究员，博士生导师，中国科学院百人计划C青年俊才候选人。2011年英国曼彻斯特大学计算机学院高级处理器技术小组计算机博士学位，英国曼彻斯特大学计算机学院博士后，英国剑桥大学计算机实验室博士后。现从事安全处理器微结构、计算机体系结构、大规模异步电路设计、专用运算加速器等领域的研究。

主页：<http://peopleucas.edu.cn/~wsong83>

邮箱：songwei@iie.ac.cn

○助教：王鹏

2019年入学的博士研究生

今年第一年开课，对课程的意见和建议，请发至主讲教师的邮箱。

内容概要

1. **数制和码制:** 编码基础
2. **逻辑代数基础:** 针对数字电路设计的逻辑代数
3. **CMOS门电路:** 补充最基本的半导体工艺基础
4. **组合逻辑电路:** 逻辑代数的电路表现形式
5. **寄存器:** 数据存储、实现时间序列的基本单元
6. **时序逻辑电路:** 加入时间的复杂逻辑代数的电路表现形式
7. **半导体存储电路:** 大规模数据存储
8. **可编程逻辑电路:** 数字电路的试验场

Q & A

- **是否所有人都有自己的笔记本?**
- **Windows7/10 操作系统? Linux?**
- **没有任何编程经验?**
- **从没有用过命令行?**